

ЦИФРО-АНАЛОГОВЫЙ ПРЕОБРАЗОВАТЕЛЬ · ФЛАГМАН ЛИНЕЙКИ ESE

DAC

Bit-to-bit и sample rate to sample rate — цифровой сигнал проходит через ЦАП без пересэмплирования и лишней обработки. Управляется мобильным приложением ESE.

BIT-TO-BIT	DSD256	5
ПРИНЦИП ВОСПРОИЗВЕДЕНИЯ	МАКС. ПОДДЕРЖИВАЕМЫЙ DSD	ЦИФРОВЫХ ВХОДОВ

§ 01

Технические характеристики

ВХОДНЫЕ ИНТЕРФЕЙСЫ

Вход	Разъём	Примечание
SPDIF	RCA	—
USB	USB B	—
UPnP	RJ45 (Ethernet)	—
I2S	RJ45	небалансный, TTL 3.0–5.0 В
I2S	HDMI	балансный, уровень LVDS

ВЫХОДНЫЕ ИНТЕРФЕЙСЫ

Выход	Разъём
Аналоговый небалансный	RCA
Аналоговый балансный	XLR

ПОДДЕРЖИВАЕМЫЕ ФОРМАТЫ

Вход	PCM	DSD
SPDIF	44.1–192 кГц, 16/24 бит	—
USB	44.1–384 кГц, 16/24 бит	DSD64 / DSD128 / DSD256
UPnP	44.1–384 кГц, 16/24 бит	DSD64 / DSD128 / DSD256
I2S	44.1–384 кГц, 16/24 бит	DSD64 / DSD128 / DSD256

Управление: мобильное приложение ESE (Android). Питание: отдельные линейные источники для каждого функционального блока устройства.

Ключевые решения

B2B

Bit-to-bit

Без пересэмплирования и изменения частоты дискретизации входного сигнала

SM5847

Отключаемый цифровой фильтр

Включается и отключается с пульта дистанционного управления

PLL

Регенерация тактового сигнала

Джиттер источника минимизируется, сигналы формируются заново от генератора с ФАПЧ

CPLD×2

Две ПЛИС Intel MAX V

Раздельные задачи мультиплексирования входов и формирования сигналов ЦАП

DAC

Аэрокосмический класс ЦАП

Мультибитные микросхемы, применяемые в высокоточной промышленной измерительной аппаратуре

D16T

Фрезерованный корпус

Панели из дюралюминия D16T толщиной 20 мм, основание — 5 мм